

(12)特許協力条約に基づいて公開された国際出願

(19) 世界知的所有権機関
国際事務局



(43) 国際公開日

2005年5月19日 (19.05.2005)

PCT

(10) 国際公開番号

WO 2005/045681 A1

(51) 国際特許分類: G06F 12/00, 12/14, G06K 17/00, 19/00, G06F 3/06, 3/08 (71) 出願人(米国を除く全ての指定国について): 松下電器産業株式会社 (MATSUSHITA ELECTRIC INDUSTRIAL CO., LTD.) [JP/JP]; 〒5718501 大阪府門真市大字門真 1006 番地 Osaka (JP).

(21) 国際出願番号: PCT/JP2004/016421 (72) 発明者; および

(22) 国際出願日: 2004年11月5日 (05.11.2004) (75) 発明者/出願人(米国についてのみ): 前田 卓治 (MAEDA, Takuji). 井上 信治 (INOUE, Shinji).

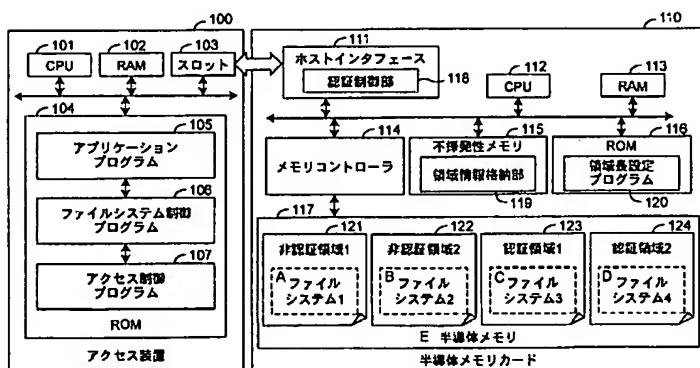
(25) 国際出願の言語: 日本語 (74) 代理人: 河宮 治, 外 (KAWAMIYA, Osamu et al.); 〒540001 大阪府大阪市中央区城見 1丁目 3番 7号 IMPビル青山特許事務所 Osaka (JP).

(26) 国際公開の言語: 日本語 (81) 指定国(表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, /統葉有/

(30) 優先権データ: 特願2003-376863 2003年11月6日 (06.11.2003) JP

(54) Title: INFORMATION RECORDING MEDIUM, INFORMATION RECORDING MEDIUM ACCESSING DEVICE, AND AREA SETTING METHOD

(54) 発明の名称: 情報記録媒体、情報記録媒体に対するアクセス装置及び領域設定方法



103...SLOT
105...APPLICATION PROGRAM
106...FILE SYSTEM CONTROL PROGRAM
107...ACCESS CONTROL PROGRAM
108...ACCESS DEVICE
111...HOST INTERFACE
116...AUTHENTICATION CONTROL UNIT
114...MEMORY CONTROLLER
115...NON-VOLATILE MEMORY
119...AREA INFORMATION STORAGE UNIT
120...AREA LENGTH SETTING PROGRAM
121...NON-AUTHENTICATION AREA 1
A...FILE SYSTEM 1
122...NON-AUTHENTICATION AREA 2
B...FILE SYSTEM 2
123...AUTHENTICATION AREA 1
C...FILE SYSTEM 3
124...AUTHENTICATION AREA 2
D...FILE SYSTEM 4
E...SEMICONDUCTOR MEMORY
110...SEMICONDUCTOR MEMORY CARD

(57) Abstract: An information recording medium (110) includes: a semiconductor memory (117) as a storage element having a plurality of areas (121 to 124) containing data and managed by independent file systems; an area information storage unit (119) for storing information relating to the size and position of each area of the semiconductor memory (117); a host interface (111) for receiving a command for setting the size of each area of the semiconductor memory (117) from an access device (100); and area length setting means (112, 120) for setting the size and the position of each area of the semiconductor memory (117). The area length setting means (112, 120) set an area length of each area (121-124) in the semiconductor memory (117) according to a predetermined setting condition and the command received from the access device (100).

(57) 要約: 情報記録媒体 (110) は、データを格納し、各々独立したファイルシステムにより管理される複数の領域 (121~124) を有する記憶素子である半導体メモリ (117) と、半導体メモリ (117) の各領域の大きさや位置に関する情報を格納する領域情報格納部 (119) と、アクセス装置

(100) から、半導体メモリ (117) の各領域の大きさを設定するためのコマンドを受信するホストインタフェース (111) と、

/統葉有/

WO 2005/045681 A1



BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IS, IT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

添付公開書類:
— 国際調査報告書

(84) 指定国(表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ヨーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG,

2 文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイドノート」を参照。